
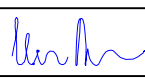
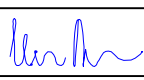


VEDOUcí PROJEKCE	AUTORIZACE	VYPRACOVAL
Ing. arch. Rastislav TESAŘÍK	Petr WINKLER	Petr WINKLER
		
STAVEBNÍK: Mendelova univerzita v Brně, Zemědělská 1665/1, Černá Pole, 613 00 Brno		
LOKALITA: Valtická 334, 691 44 Lednice		
STAVBA: Stavební úpravy a přístavba objektu Mendeleum Zahradnická fakulta v Lednici za účelem jeho zpřístupnění a adaptace pro studenty se specifickými potřebami Etapa 1		
OBSAH: D.1.4.6 - ZAŘÍZENÍ SLABOPROUDÉ ELEKTROTECHNIKY Zapojení patch panelu		


 prost HODONÍN s.r.o. BRNĚNSKÁ 3497 695 01 HODONÍN		
DATUM	01/2024	ČÍSLO PARÉ
STUPEŇ	DÚR+DSP, DPS	
FORMÁT	3xA4	
ZAKÁZKA ČÍSLO	2023-033	
MĚŘÍTKO	-	
PROFESE	ČÍSLO VÝKRESU	
	D.1.4.6-03	

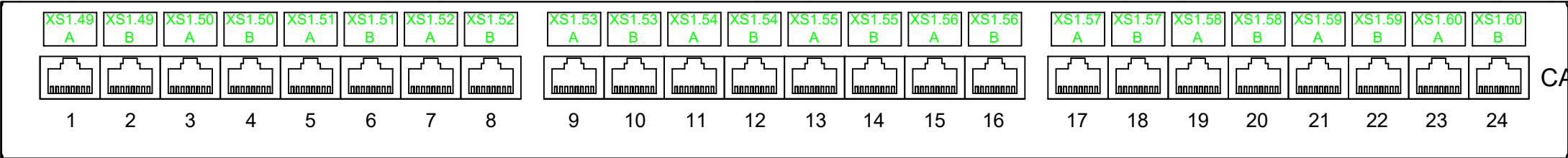
Diagram of a 24-pin connector. The first 12 pins are labeled FO1 01 through FO1 12 in green. The remaining 12 pins are unlabeled.

XS1.13								XS1.17								XS1.21																															
XS1.13 A		XS1.13 B		XS1.14 A		XS1.14 B		XS1.15 A		XS1.15 B		XS1.16 A		XS1.16 B		XS1.17 A		XS1.17 B		XS1.18 A		XS1.18 B		XS1.19 A		XS1.19 B		XS1.20 A		XS1.20 B		XS1.21 A		XS1.21 B		XS1.22 A		XS1.22 B		XS1.23 A		XS1.23 B		XS1.24 A		XS1.24 B	

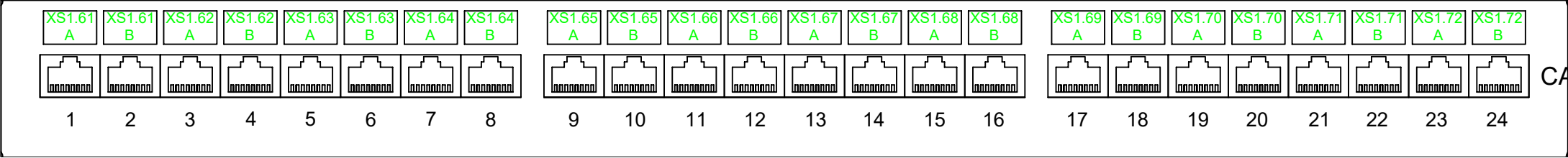
XS1.25 A	XS1.25 B	XS1.26 A	XS1.26 B	XS1.27 A	XS1.27 B	XS1.28 A	XS1.28 B	XS1.29 A	XS1.29 B	XS1.30 A	XS1.30 B	XS1.31 A	XS1.31 B	XS1.32 A	XS1.32 B	XS1.33 A	XS1.33 B	XS1.34 A	XS1.34 B	XS1.35 A	XS1.35 B	XS1.36 A	XS1.36 B
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

XS1.37 A	XS1.37 B	XS1.38 A	XS1.38 B	XS1.39 A	XS1.39 B	XS1.40 A	XS1.40 B	XS1.41 A	XS1.41 B	XS1.42 A	XS1.42 B	XS1.43 A	XS1.43 B	XS1.44 A	XS1.44 B	XS1.45 A	XS1.45 B	XS1.46 A	XS1.46 B	XS1.47 A	XS1.47 B	XS1.48 A	XS1.48 B
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

RD Patch panel č.11 - 1.NP cat.6



RD Patch panel č.12 - 1.NP cat.6



RD Patch panel č.13 - 1.NP cat.6

